

الإختبار الأول في مادة التكنولوجيا (هندسة كهربائية)

دراسة نظام آلي لغلغ الطماطم

I- دفتر الشروط:

1- الهدف: يهدف النظام إلى تآلية عملية غلق علب الطماطم بصفة مستمرة.

2- كيفية التشغيل:

الضغط على الزر Dcy و حضور علب الطماطم التي يلتقطها الملتقط S يؤدي إلى إيتان العلب بواسطة الرافعة B ثم تثبيتها بواسطة الرافعة C. خروج ذراع الرافعة A و دوران المحرك Mt يسمح بغلق العلب، بعد إنتهاء هذه العملية يتوقف المحرك و تعود الرافعة إلى وضعيتها الأصلية ليتم بعد ذلك فك تثبيت العلب بواسطة الرافعة C. إخلاء العلب يكون بواسطة الرافعة B التي بعد ذلك تعود إلى وضعيتها الأصلية. تعاد هذه العمليات حتى ملئ الصندوق بـ 09 علب من الطماطم.

3- الإستغلال :

يتطلب وجود عامل للمراقبة و الثاني لإخلاء الصناديق المملوءة.

4- الأمن:

حسب المعايير المعمول بها دوليا

II- التحليل الوظيفي:

يحتوي النظام على 05 أشغولات:

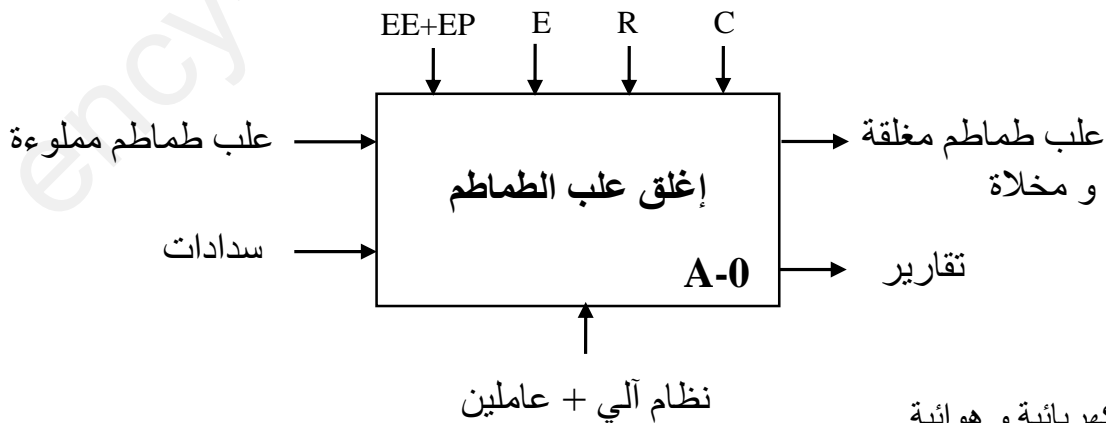
الأشغولة 1: الإيتان بعلب الطماطم مملوءة

الأشغولة 2: تثبيت العلب

الأشغولة 3: غلق العلب

الأشغولة 4: فك تثبيت العلب

الأشغولة 5: إخلاء العلب المملوءة

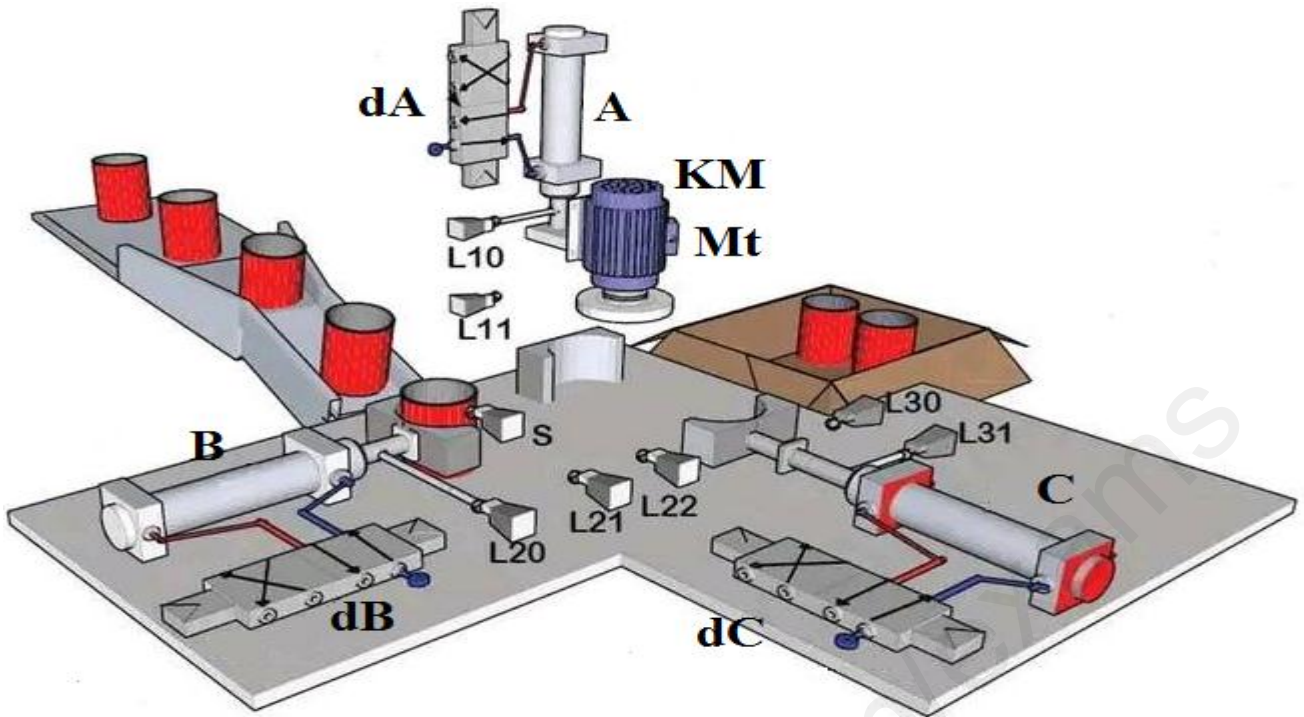


EE+EP : طاقة كهربائية و هوائية

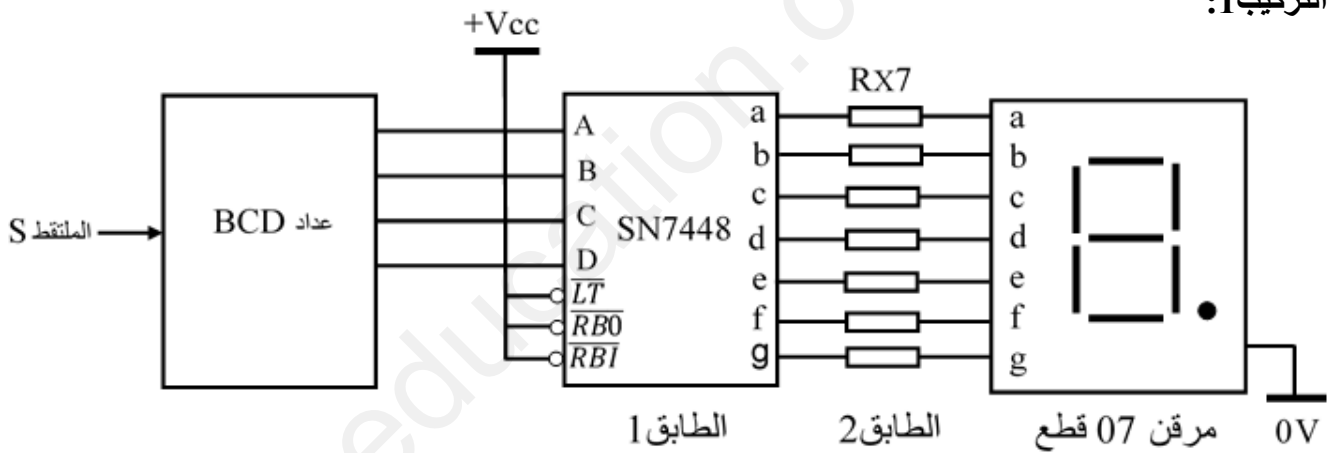
E : تعليمات الإستغلال

R : عدد العلب N في الصناديق

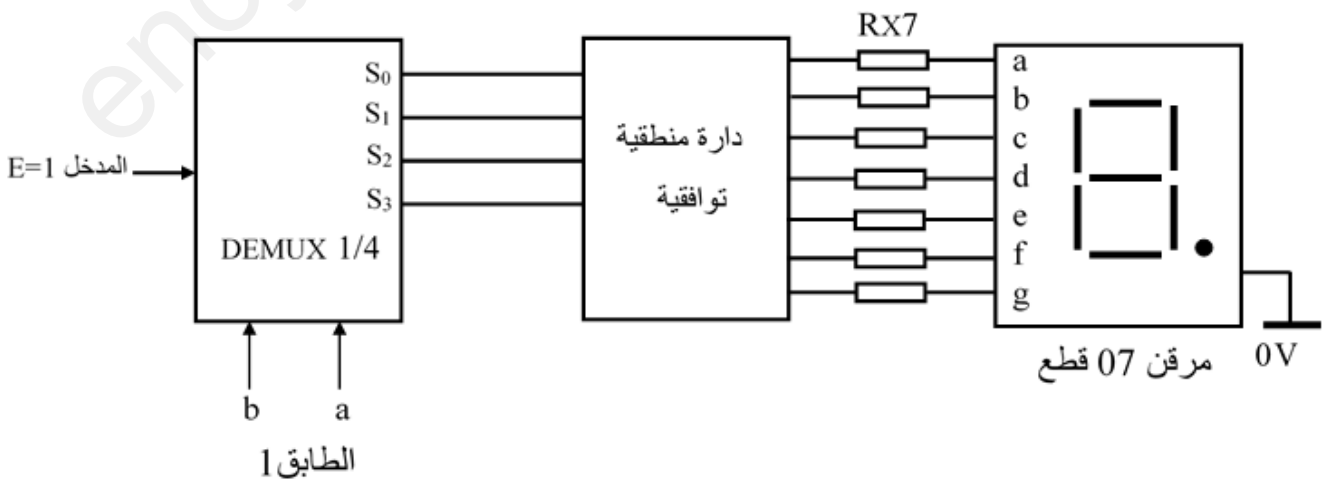
C : إعدادات



IV- الإنجازات التكنولوجية:
1.4- التركيب:




2.4- التركيب:



1- الدارة المندمجة SN74LS48:

TRUTH TABLE SN54/74LS48

DECIMAL OR FUNCTION	INPUTS						OUTPUTS							NOTE
	LT	RBI	D	C	B	A	BI/RBO	a	b	c	d	e	f	
0	H	H	L	L	L	L	H	H	H	H	H	H	L	1
1	H	X	L	L	L	H	H	L	H	H	L	L	L	1
2	H	X	L	L	H	L	H	H	L	H	H	L	H	
3	H	X	L	L	H	H	H	H	H	H	L	L	H	
4	H	X	L	H	L	L	H	L	H	H	L	L	H	
5	H	X	L	H	L	H	H	H	L	H	H	L	H	
6	H	X	L	H	H	L	H	L	L	H	H	H	H	
7	H	X	L	H	H	H	H	H	H	L	L	L	L	
8	H	X	H	L	L	L	H	H	H	H	H	H	H	
9	H	X	H	L	L	H	H	H	H	L	L	H	H	
BI	X	X	X	X	X	X	L	L	L	L	L	L	L	2
RBI	H	L	L	L	L	L	L	L	L	L	L	L	L	3
LT	L	X	X	X	X	X	H	H	H	H	H	H	H	4



74LS48
Diagrama interno

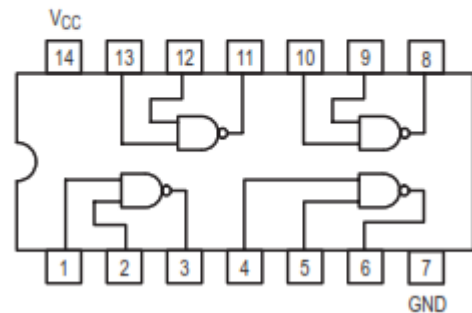
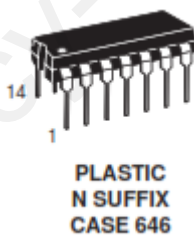
PIN NAMES

A, B, C, D BCD Inputs
 RBI Ripple-Blanking (Active Low) Input
 LT Lamp-Test (Active Low) Input
 BI/RBO Blanking Input or Ripple-Blanking Output (Active Low)
 BI Blanking (Active Low) Input

2- الدارة المندمجة SN74LS00:

Quad 2-Input NAND Gate

- ESD > 3500 Volts



**LOW
POWER
SCHOTTKY**

VI- أسئلة الإمتحان:

س(1) على ورقة الإجابة 1 إملئ جدول الإختيارات التكنولوجيا.

س(2) ما هي المواد الأولية في هذا النظام؟

س(3) على ورقة الإجابة 1 أتمم النشاط البياني A0 .

* التركيب 1 ص 2:

س(4) ما هي وظيفة الطابق 1 و 2 ؟

س(5) ما هو نوع المرقن 07 قطع المستعمل في هذا التركيب؟ علل إجابتك.

س(6) علل إختيار هذا النوع من المرقن في التركيب.

س(7) ما هي قيمة توتر تغذية الدارة المندمجة SN7448 ؟ علل إجابتك.

س(8) ما هي وظيفة المدخل \overline{LT} ؟ ما هو الترفين في حالة تفعيل هذا المدخل ؟

س(9) هل يتم تفعيل المدخل \overline{LT} منطقيا بتطبيق 0 أو 1 ؟ علل إجابتك.

س(10) على ورقة الإجابة 2 أتمم جدول تشغيل التركيب 1.

* التركيب 2 ص 2:

نريد إستعمال مرقن 07 قطع ثاني لترقين حروف حيث ينسب إلى كل حرف حالة تشغيل محددة للنظام الآلي حسب حالة المتغيرات a و b كما هو موضح في الجدول أسفله:

b	a	حالة تشغيل النظام الآلي	ترقين المرقن 07 قطع
0	0	حالة توقف النظام الآلي	منطقي
0	1	حالة تشغيل بوتيرة بطيئة (LOW)	L
1	0	حالة تشغيل بوتيرة سريعة (HIGH)	H
1	1	حالة ظهور خلل في تشغيل النظام (ERROR)	E

س(11) ما هي وظيفة الطابق 1؟

س(12) أكتب المعادلات المنطقية للمخارج S_0, S_1, S_2, S_3 بدلالة مداخل العناوين a و b و المدخل E.

س(13) على ورقة الإجابة 2 أتمم جدول تشغيل التركيب 2.

س(14) مستعينا بجدول كارنوغ (Karnaugh) إستخرج المعادلة المنطقية الموافقة للمخرجين d و f بدلالة S_0, S_1, S_2, S_3

س(15) مثل المعادلة المنطقية f بالتصميم الكهربائي.

س(16) مثل المعادلة المنطقية d بالتصميم المنطقي مستعملا فقط البوابات المنطقية NAND.

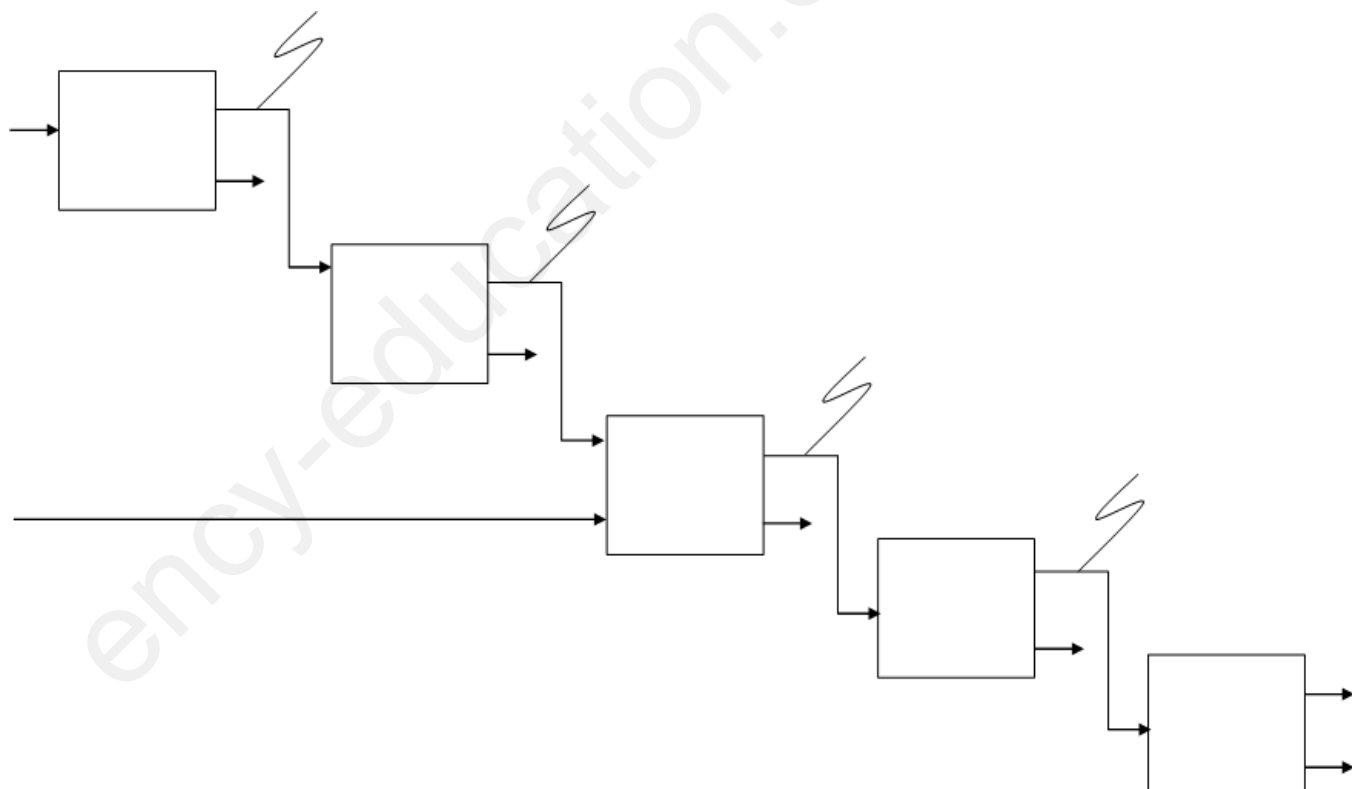
س(17) على ورقة الإجابة 2 حقق ربط الدارة المندمجة SN74LS00 الموافق للمعادلة المنطقية d

وقة الإجابة 1

ج1) جدول الإختيارات التكنولوجيا:

المنفذات المتصدرة	المنفذات	الأشغولات	الملتقطات
		1	
		2	
		3	
		4	
		5	

ج3) مخطط التحليل الوظيفي التنازلي (A0):



وقة الإجابة 2

ج10) جدول تشغيل التركيب 1:

مداخل BCD				مخارج 07 قطع							ترقيـن المرفقـن
D	C	B	A	a	b	c	d	e	f	g	
											☐
											☐
											☐

ج13) جدول تشغيل التركيب 2:

مداخل العناوين		المخارج				مخارج 07 قطع						
b	a	S ₃	S ₂	S ₁	S ₀	a	b	c	d	e	f	g
0	0											
0	1											
1	0											
1	1											

ج17) التركيب بالدارة المندمجة SN74LS00 الموافق للمعادلة المنطقية f:

